

Průběh obhajoby diplomové práce:

- je možné provést zpracování z OSRP přímo v reálném čase?
- diskutujte využití FPGA či DSP
- využít výčet s plochou 6.č.
- obsahují moduly procesory a x86 možnosti pro paralelní výpočty?
- funkce nových instancí
- základní stavební jednotky při implementaci FIR filtrů
- širokopásmové vstupy
- rozdělení na 4 jádra procesoru - jak bylo dosaženo?
- kolik bodů má FFT?

Členové zkušební komise:

- Prof. Ing. Miloš Klíma, CSc.
- Doc. Ing. Jiří Masopust, CSc.
- Ing. Petr Hloušek, Ph.D.
- Prof. Ing. Jaroslav Jerhot, DrSc.
- Ing. Josef Lípa
- Prof. Ing. Daniel Mayer, DrSc.
- Ing. David Pánek, Ph.D.
- Ing. Oldřich Tureček, Ph.D.
- Doc. Ing. Jaroslav Valenta, CSc.

Klíma
Hloušek
Jerhot
Lípa
Mayer
Pánek
Tureček
Valenta

Klasifikace: *vyborna*

Datum obhajoby: 29. května 2014

.....
 podpis zkoušejícího

