

Průběh obhajoby diplomové práce:

Západočeská univerzita v Plzni  
Fakulta aplikovaných věd  
Katedra Informatiky

①

- model-based system engineering
- implementační diagram
- metoda FMI
- X-in-the-loop proces
- SIL
- PIL
- HIL
- praktická část
- model systému
- PID regulátor
- 3D vizualizace
- použití filterů
- složitější model
- rozšíření pro více signálů
- složitější 3D vizualizace
- komerční HW
- PIL vs. HIL
- důvod psaní práce v AJ

Klasifikace:

velmi dobře

Datum obhajoby:

20. července 2020